

Projektovanje VLSI sistema

Nastava

Predavanja:

Aleksandar Peulic, email:

aleksandar.peulic@gmail.com

aleksandar.peulic@pmf.kg.ac.rs

Ispit

- Kolokvijum, 1x70 =70, verilog
- Projekat, 1x30 ili završni ispit 1x30, vhdl

Alat

- Kolokvijum, ispit:
XILINX: ISE Design Suite – 14.7
- Projekat:
XILINX: Vivado