

ARH_plan_rada

Vezbe: Kristina Vasic <kristina.vasicc@gmail.com>

Aleksandar Peulic

<aleksandar.peulic@gmail.com>, <aleksandar.peulic@pmf.kg.ac.rs>

- Materijal na moodle portalu predmeta

<https://imi.pmf.kg.ac.rs/moodle/course/view.php?id=395#section-0>

ARH_Literatura

- Materijal sa predavanja I vezbi
- Arhitektura i organizacija racunara, Andrew S. Tanenbaum
- Organizacija i arhitektura racunara, Projekat u funkciji performansi, William Stallings

ARH_Literatura



Organizacija i arhitektura računara

Projekat u funkciji performansi

Prevod devetog izdanja

William Stallings

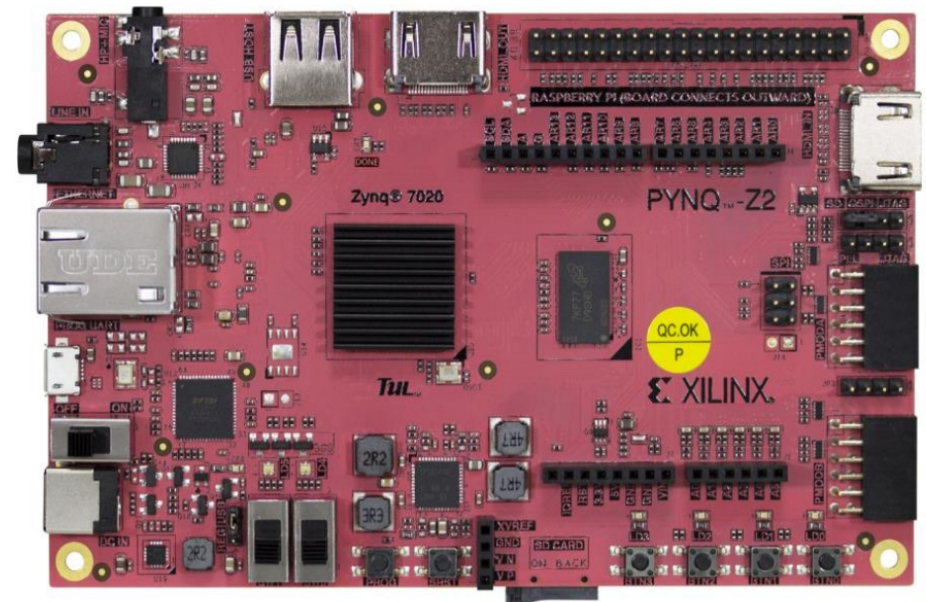
ARH_alat_vezbe

- LogiSim

ARH_nastavak

Projektovanje VLSI

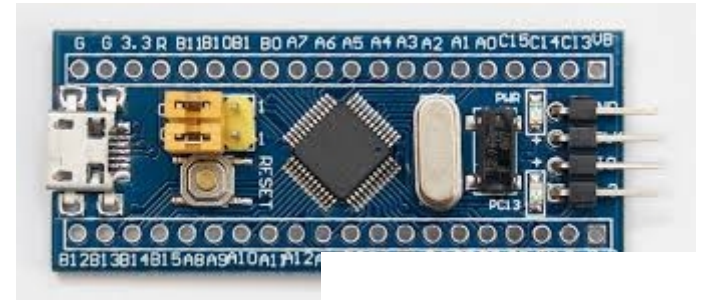
- Xilinx Vivado
- Verilog/VHDL
- RISC_V
- Chisel



ARH_nastavak

Mikroprocesorski sistemi

- Xilinx Vivado
- RISC_V
- Chisel
- Mikrokontrolerski sistemi
- ARM Core
- IAR, STM Cube 32
-



ARH_bodovanje

- Huawei akademija obavežno: 4
- Kolokvijum 1: 36
- Završni ispit: 60

Ocenjivanje

• ≥ 51	6
• ≥ 61	7
• ≥ 71	8
• ≥ 81	9
• ≥ 91	10

Pravo_izlaska_na_ispit

- Na ispit ima pravo da izadje student koji osvoji **najmanje 20** bodova na predispitnim obavezama.