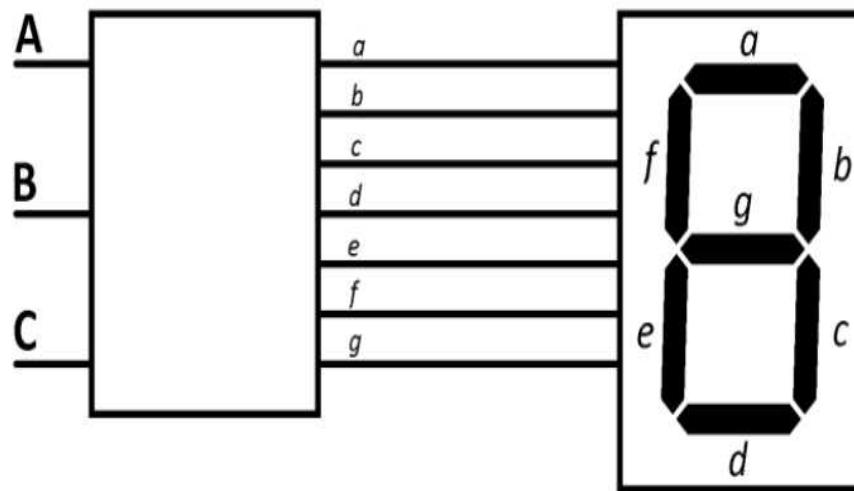


Primer

Projektovati **dekoder** koji na ulazu ima trobitni broj, a na izlazu daje sedmobitni broj koji se prikazuje na sedmosegmentnom LED displeju.



ulaz				izlaz						
i	A	B	C	a	b	c	d	e	f	g
0	0	0	0	1	1	1	1	1	1	0
1	0	0	1	0	1	1	0	0	0	0
2	0	1	0	1	1	0	1	1	0	1
3	0	1	1	1	1	1	1	0	0	1
4	1	0	0	0	1	1	0	0	1	1
5	1	0	1	1	0	1	1	0	1	1
6	1	1	0	1	0	1	1	1	1	1
7	1	1	1	1	1	1	0	0	0	0

Svaki izlaz minimizujemo zasebno i dobijamo minimalnu formu svih 7 funkcija:

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0	1	1	1	
1		1	1	1

$$a = B + \overline{A} \overline{C} + AC$$

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0	1	1		1
1	1	1	1	

$$b = \overline{A} + BC + \overline{B} \overline{C}$$

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0	1		1	1
1	1	1	1	1

$$c = A + \overline{B} + C \quad d = \overline{A}B + A\overline{B}C + \overline{A}\overline{C} + B\overline{C}$$

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0	1	1	1	
1				

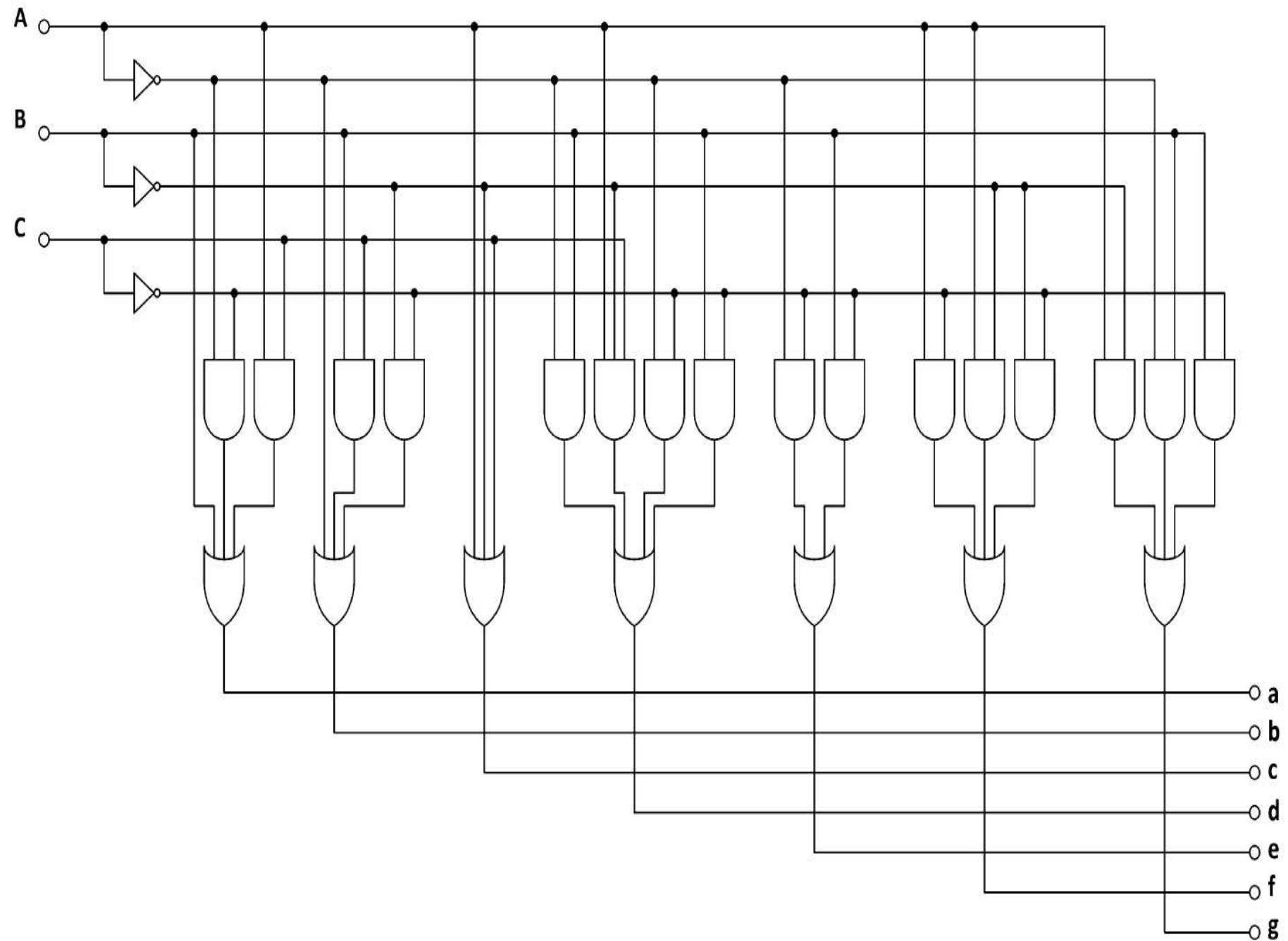
$$e = \overline{A} \overline{C} + B \overline{C}$$

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0	1		1	1
1				1

$$f = A \overline{C} + A\overline{B} + \overline{B} \overline{C}$$

	<i>A</i>	<i>B</i>		
<i>C</i>	00	01	11	10
0		1	1	1
1	1			1

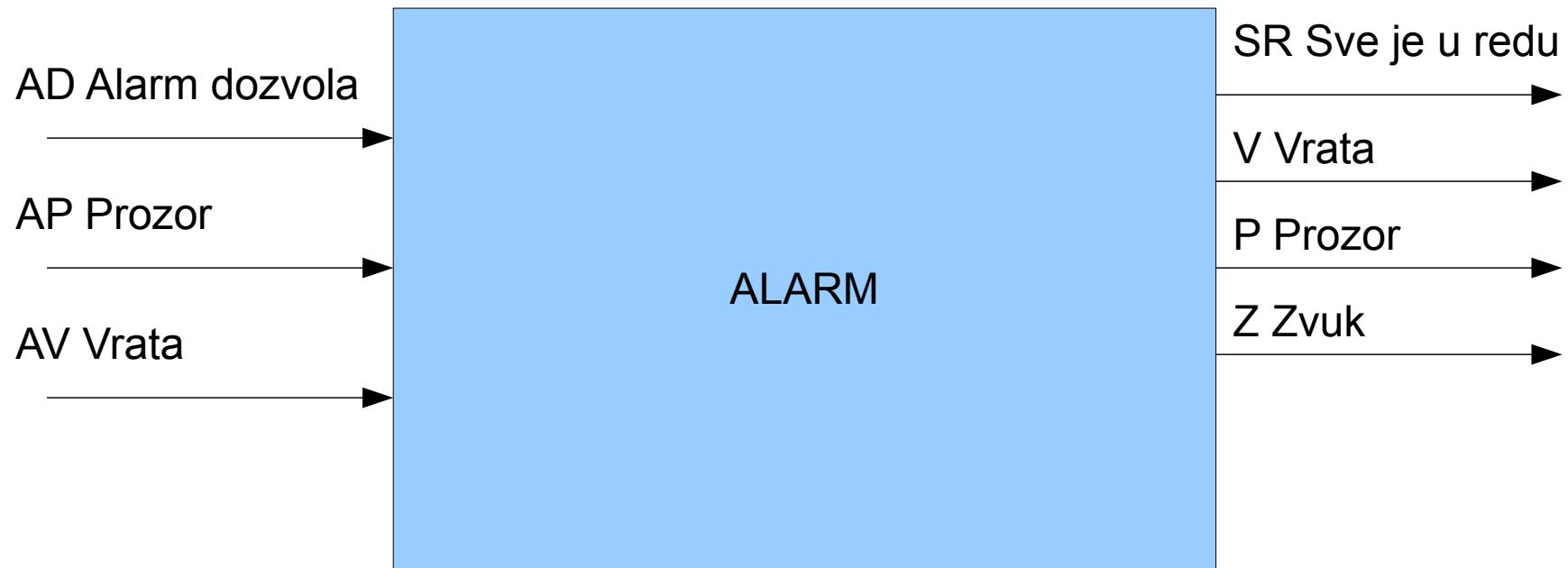
$$g = A\overline{B} + \overline{A}B + B\overline{C}$$



Realizacija jednostavnog alarma

- Realizovati jednostavan digitalni sistem koji ima funkciju jednostavnog alarmnog uređaja sa zvucnom I svetlosnom signalizacijom u slučaju provale objekta.
- Sistem je jednostavan I monitoriste samo jedna vrata I jedan prozor.

Blok sema sistema



Senzori su postavljeni na prozoru I vratima kao obicni mikroprekidaci, dakle je položaj Zatvorenih vrata I prozora logicka 0, a otvorenih logicka 1.

Alarm dozvole znaci da je alarmiranje dozvoljeno u slučaju provale

Izlazi Vrata I Prozor izvestavaju da su otvoreni Prozor I Vrata bez obzira na stanje Alarm dozvole.

Signali Sve je u redu I Zvuk rade samo kada je uključen Alarm dozvole.

Popuniti tablicu istinitosti i realizoavati logicko kolo

Ulazni signali			Izlazni signali			
AD	AP	AV	P	V	SR	Z
Iskjecen	Zatvoren	Zatvoren				
Iskjecen	Zatvoren	Otvoren	aktivan	neaktivan	aktivan	neaktivan
Iskjecen	Otvoren	Zatvoren				
Iskjecen	Otvoren	Otvoren				
Ukljecen	Zatvoren	Zatvoren				
Ukljecen	Zatvoren	Otvoren				
Ukljecen	Otvoren	Zatvoren	aktivan	neaktivan	aktivan	neaktivan
Ukljecen	Otvoren	Otvoren				

Popuniti tablicu istinitosti i realizovati logicko kolo popunjavanjem tablice, minimizacijom izlaznih signala

Ulazni signali			Izlazni signali			
AD	AP	AV	P	V	SR	Z
0	0	0				
0	0	1	0	1	1	0
0	1	0				
0	1	1				
1	0	0				
1	0	1				
1	1	0	1	0	0	1
1	1	1				

Aktivan logicko 1
Neaktivan logicko 0