

Projektovanje VLSI sistema

Nastava

Predavanja:

Aleksandar Peulic, email:

aleksandar.peulic@gmail.com

aleksandar.peulic@pmf.kg.ac.rs

Ispit

- Kolokvijum, $1 \times 70 = 70$, verilog
- Projekat, 1×30 ili završni ispit 1×30 , vhdl

Alat

- Kolokvijum, ispit:
XILINX: Vivado
- Projekat:
XILINX: Vivado
- Platforma: PINQ-Z2,
Laboratorija za mikroprocesorske sisteme,
A-0_16